

SHENZHEN BRILLIANT CRYSTAL TECHNOLOGIC CO.,LTD.

**深 圳 市 彩 晶 科 技 有 限 公 司**

The specification for the following models :

**CM320240-8BLWAA-5****CM320240-8FLWAA-5**

<b>PROPOSED BY</b>		<b>APPROVED</b>
Design	Approved	

TEL:+86-755-29995238

FAX:+86-755-29459900

Http://www.cj86.com

E-mail:szcj86@gmail.com

Http://www.szcm-lcd.com

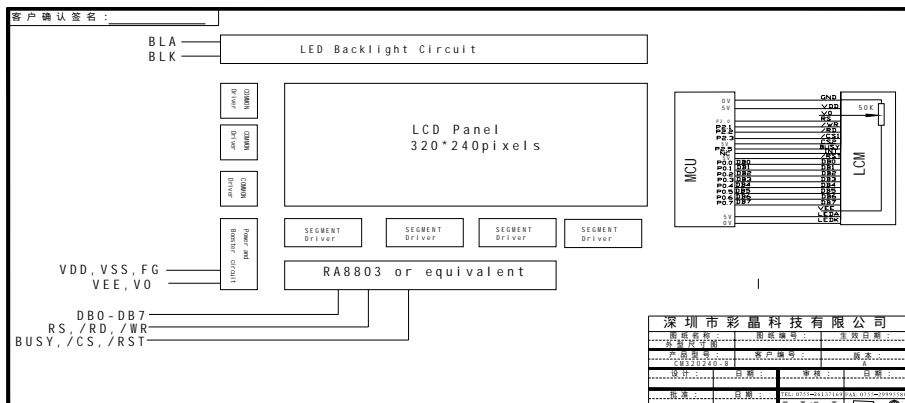
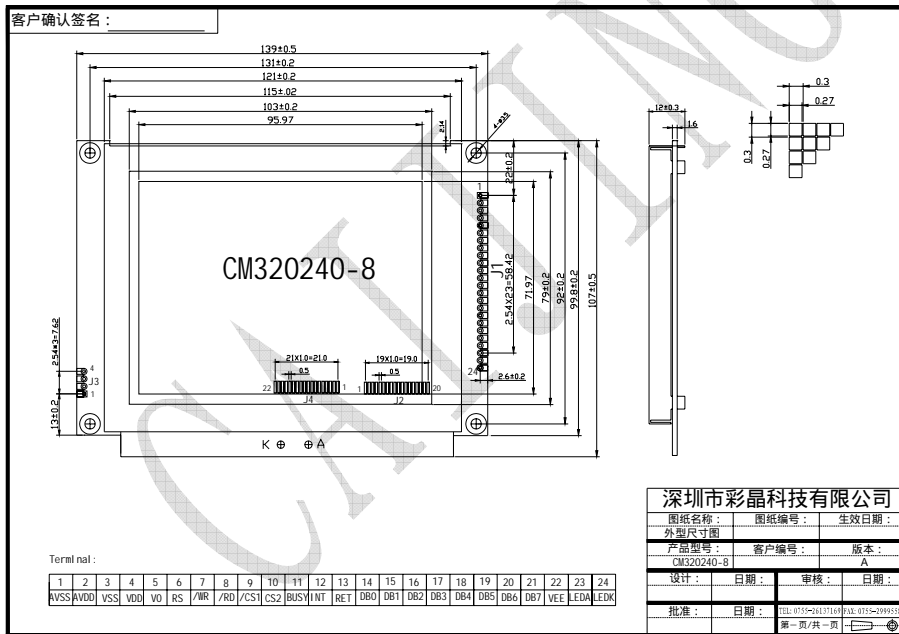
E-mail:szcj86@hotmail.com

地址：深圳市南山区西丽留仙洞工业区顺和达厂区 B 栋

**1. Mechanical Specification**

ITEM	STANDARD VALUE			UNIT
Dot Matrix	320 X 240 DOTS			--
MODULE DIMENSION	139.0 (W) X 107.0 (H) X 12.0 (T)			mm
VIEWING DISPLAY AREA	103.0 (W) X 79.0 (H)			mm
ACTIVE DISPLAY AREA	95.97 (W) X 71.97 (H)			mm
DOT SIZE	0.27 (W) X 0.27 (H)			mm
DOT PITCH	0.03 (W) X 0.03 (H)			mm
DRIVE METHOD	1/240 Duty , 1/16 BIAS			
VIEWING DIRECTION	6 O'clock			
LED Backlight Color	White			
Backlight Input	DC +5.0V	V		mA
LED backlight current	57			mA
Backlight Half-Lift Time	35,000			HR.
INPUT VOLAGE	DC +5.0V	V		mA
LCD DRIVER	RA8803			
Weight	196g			

**2. Mechanical Diagram**



## 3. Interface Pin Connections

J1 Pin assignment :

NO	SYMBOL	LEVEL	FUNCTION
1	AVSS	--	模拟电源地
2	AVDD	--	模拟电源正
3	VSS	0V	数字电源地
4	VDD	+5V	数字电源正
5	V0	-20V	LCD 驱动电压输入端
6	RS	I	H:存取 DDRAM L: 存取缓存器
7	R/W (/WR)	I	6800 系列：读写脚 (R/W), 读、写。 8080 系列：写入脚 (/WR) 低有效。
8	EN (/RD)	I	6800 系列：使能脚*EN, 高有效。 8080 系列读入脚**RD), 低有效。
9	/CS1	I	当/CS1 为低和 CS2 为高时, 模块处于致能, 可接受指令, 反之不可接受指令
10	CS2	I	当/CS1 为低和 CS2 为高时, 模块处于致能, 可接受指令, 反之不可接受指令
11	BUSY	0	用以回应模块内部执行的使用状况, 可设成高或低电平触发
12	INT	0	用以回应模块内部中断状况, 可设成高或低电平触发
13	/RST	I	复位信号, 低有效
14	DB0	I/O	数据 0
15	DB1	I/O	数据 1
16	DB2	I/O	数据 2
17	DB3	I/O	数据 3
18	DB4	I/O	数据 4
19	DB5	I/O	数据 5
20	DB6	I/O	数据 6
21	DB7	I/O	数据 7
22	VEE	-23V	LCD 驱动电源输出端
23	LEDA	+5V	背光源正
24	LEDK	0V	背光源负

## J2 Pin assignment :

NO	SYMBOL	LEVEL	FUNCTION
1	X1	I	电阻式触摸板左边端点 XL
2	Y1	I	电阻式触摸板上边端点 YU
3	X2	I	电阻式触摸板右边端点 XR
4	Y2	I	电阻式触摸板下边端点 YD
5	KC0	I	矩阵式键盘的输出位第 0 行
6	KC1	I	矩阵式键盘的输出位第 1 行
7	KC2	I	矩阵式键盘的输出位第 2 行
8	KC3	I	矩阵式键盘的输出位第 3 行
9	KC4	I	矩阵式键盘的输出位第 4 行
10	KC5	I	矩阵式键盘的输出位第 5 行
11	KC6	I	矩阵式键盘的输出位第 6 行
12	KC7	I	矩阵式键盘的输入位第 7 行
13	KR0	I	矩阵式键盘的输入位第 0 行
14	KR1	I	矩阵式键盘的输入位第 1 行
15	KR2	I	矩阵式键盘的输入位第 2 行
16	KR3	I	矩阵式键盘的输入位第 3 行
17	KR4	I	矩阵式键盘的输入位第 4 行
18	KR5	I	矩阵式键盘的输入位第 5 行
19	KR6	I	矩阵式键盘的输入位第 6 行
20	KR7	I	矩阵式键盘的输入位第 7 行

## J3 Pin assignment :

NO	SYMBOL	LEVEL	FUNCTION
1	X1	I	电阻式触摸板左边端点 XL
2	Y1	I	电阻式触摸板上边端点 YU
3	X2	I	电阻式触摸板右边端点 XR
4	Y2	I	电阻式触摸板下边端点 YD

## J4 Pin assignment :

NO	SYMBOL	LEVEL	FUNCTION
1	VSS	OV	数字电源地
2	VDD	+5V	数字电源正
3	VO	-20V	LCD 驱动电压输入端
4	RS	I	H:存取 DDRAM L: 存取缓存器
5	R/W (/WR)	I	6800 系列: 读写脚的 (R/W), 读、写 8080 系列: 写入脚 (/WR) 低有效
6	EN (/RD)	I	6800 系列: 使能脚*EN, 高有效 8080 系列读入脚**RD), 低有效
7	/CS1	I	当/CS1 为低和 CS2 为高时, 模块处于致能, 可接受指令, 反之不可接受指令
8	CS2	I	当/CS1 为低和 CS2 为高时, 模块处于致能, 可接受指令, 反之不可接受指令
9	BUSY	0	用以回应模块内部的执行使用状况, 可设成高或低电平触发
10	INT	0	用以回应模块内部中断状况, 可设成高或低电平触发
11	/RST	I	复位信号, 低有效
12	DB0	I/O	数据 0
13	DB1	I/O	数据 1
14	DB2	I/O	数据 2
15	DB3	I/O	数据 3
16	DB4	I/O	数据 4
17	DB5	I/O	数据 5
18	DB6	I/O	数据 6
19	DB7	I/O	数据 7
20	VEE	-23V	LCD 驱动电源输出端
21	LEDA	+5V	背光源正
22	LEDK	0V	背光源负

## 4. Absolute Maximum Ratings

ITEM	SYMBOL	MIN.	TYPE	MAX.	UNIT
OPERATING TEMPERATURE	TOP	0/-20	--	+50/+70	
STORAGE TEMPERATURE	TST	-10/-30	--	+60/+80	
INPUT VOLTAGE	VI	4.75	5.0	5.25	V
SUPPLY VOLTAGE FOR LOGIC	VDD-VSS	--	5.0	5.5	V
SUPPLY VOLTAGE FOR LCD	VDD-VO	--	--	21	V
STATIC ELECTRICITY	Be sure that you are grounded when handing LCM.				